

United States Patent Application by Koji YOSHIDA
corresponding to the Japanese Patent Application:
No. 2003-28806 filed on February 5, 2003.

発明の名称

スイッチング電源装置及びその制御方法

発明の背景

本発明は産業用や民生用の電子機器に直流安定化電圧を供給するスイッチング電源装置及びその制御方法に関する。特に、本発明は複数のスイッチング電源回路により構成されたスイッチング電源装置の安定性の改善に関する。

近年、電子機器の低価格化・小型化・高性能化・省エネルギー化に伴い、このような電子機器に用いられる電源装置としても、低価格で小型で出力が安定した、高効率なスイッチング電源装置が強く求められている。特に、半導体装置に給電する電源では、半導体の高集積化に伴い、より低電圧で安定度が高く大電流が供給できる電源装置の要求が高まっている。スイッチング電源装置におけるスイッチング電源回路では、オンオフ動作を繰り返すスイッチング素子により矩形波状の交流電圧を形成し、高周波のトランスを用いて所望の交流電圧に変更した後に、整流回路と平滑回路により直流電圧に変換している。このスイッチング電源装置において用いられるトランスは、磁性体にトランスの1次巻線と2次巻線を複数回巻装した構成であり、巻線に印加する電圧や誘起される電圧がその巻数を調整することにより変更される構成である。一般的に、スイッチング電源回路においては、トランスにより大まかな電圧の変更を行い、電圧の微調整はスイッチング素子のオンオフ比のPWM制御により行っている。トランスの1次巻線や2次巻線の巻数は、主に印加される電圧によって決定され、電圧が高いほど必要な巻数は多くなる。トランスの巻数が多くなると、巻線間を絶縁するためには必要な部分の体積が増加し、その結果トランスの外形が大きくなるという問題があった。

スイッチング電源回路におけるスイッチング素子には、入力電圧にほぼ比例した電圧が印加され、入力電圧が高い場合には高い電圧が印加される。スイッチング素子と

しては主に半導体素子が用いられており、オフ時に印加される電圧が高い半導体素子の場合には、オン時の抵抗や電圧降下が大きくなるのが一般的である。この結果、半導体素子における損失が大きくなり、この損失に伴う熱を放散させるための放熱手段が大きくなり、装置の小型化の達成が困難であった。この問題を解決するために、複数のスイッチング電源回路の各入力側を直列に接続して、各スイッチング素子に印加される電圧を低くする構成が考えられる。

従来スイッチング電源装置における複数のスイッチング電源回路の入力側直列接続方式は日本の特開昭62-138061号公報に記載されたものが知られている。

図4は複数のスイッチング電源回路が入力側直列接続された従来のスイッチング電源回路装置の構成例を示す回路図である。図4において、入力直流電源201からの入力直流電圧は、入力端子202a, 202bに供給されており、入力端子202a, 202bには複数のコンデンサ203, 204, 205, 206の直列回路が接続されており、各コンデンサ203, 204, 205, 206により入力端子202a, 202bに印加された入力直流電圧を分割している。以下の説明において、入力端子202a, 202bに接続された複数のコンデンサ203, 204, 205, 206のそれぞれを第1のコンデンサ203、第2のコンデンサ204、第3のコンデンサ205、第4のコンデンサ206と称す。第1のコンデンサ203と第2のコンデンサ204の直列回路の両端には第1のスイッチング素子207と第2のスイッチング素子208の直列回路が接続され、第3のコンデンサ205と第4のコンデンサ206の直列回路の両端には第3のスイッチング素子209と第4のスイッチング素子210の直列回路が接続されている。

第1のトランス211は、1次巻線211aと第1の2次巻線211bと第2の2次巻線211cとを有している。1次巻線211aの一端は第1のコンデンサ203と第2のコンデンサ204の接続点に接続されており、1次巻線211aの他端は第1のスイッチング素子207と第2のスイッチング素子208の接続点に接続されている。第1の2次巻線211bと第2の2次巻線211cは直列接続である。

第2のトランス212は、1次巻線212aと第1の2次巻線212bと第2の2

次巻線 212c とを有している。1 次巻線 212a の一端は第 3 のコンデンサ 205 と第 4 のコンデンサ 206 の接続点に接続されており、1 次巻線 212a の他端は第 3 のスイッチング素子 209 と第 4 のスイッチング素子 210 の接続点に接続されている。第 1 の 2 次巻線 212b と第 2 の 2 次巻線 212c は直列接続である。

第 1 のトランス 211 の第 1 の 2 次巻線 211b には第 1 の整流ダイオード 213 のアノードが接続されており、第 2 の 2 次巻線 211c には第 2 の整流ダイオード 214 のアノードが接続されている。第 1 の整流ダイオード 213 と第 2 の整流ダイオード 214 のそれぞれのカソードは互いに接続されている。このように、第 1 の整流ダイオード 213 と第 2 の整流ダイオード 214 が第 1 のトランス 211 に接続されており、第 1 の 2 次巻線 211b と第 2 の 2 次巻線 211c に発生する電圧を整流している。

図 4 に示すように、第 1 のチョークコイル 215 と平滑コンデンサ 216 の直列回路の一端は、第 1 の 2 次巻線 211b と第 2 の 2 次巻線 211c との接続点に接続されており、この直列回路の他端は第 1 の整流ダイオード 213 と第 2 の整流ダイオード 214 の接続点（カソード）に接続されている。

第 2 のトランス 212 の第 1 の 2 次巻線 212b には第 3 の整流ダイオード 217 のアノードが接続されており、第 2 の 2 次巻線 212c には第 4 の整流ダイオード 218 のアノードが接続されている。第 3 の整流ダイオード 217 と第 4 の整流ダイオード 218 のそれぞれのカソードは互いに接続されている。このように、第 3 の整流ダイオード 217 と第 4 の整流ダイオード 218 が第 2 のトランス 212 に接続されており、第 1 の 2 次巻線 212b と第 2 の 2 次巻線 212c に発生する電圧を整流している。

第 2 のチョークコイル 219 の一端は第 3 の整流ダイオード 217 と第 4 の整流ダイオード 218 の接続点（カソード）に接続されており、他端は平滑コンデンサ 216 の一端に接続されている。平滑コンデンサ 216 の両端は出力端子 220a, 220b に接続されており、出力端子 220a, 220b に接続された負荷 221 により電力が消費される。

図 4 に示すように、正極側の出力端子 220a に生じた電圧は誤差増幅器 223 の一方に入力され、誤差増幅器 223 の他方には基準電源 222 からの基準電圧が入

力される。誤差増幅器 223 は、出力端子 220a, 220b の出力電圧と基準電源 222 の基準電圧とを比較し、その誤差を増幅する。

三角波発生回路 224 は、第1のスイッチング素子 207 から第4のスイッチング素子 210 のそれぞれに供給する PWM 信号を形成するための基準となる基準三角波を形成する。形成された基準三角波はコンパレータ 225 の一方に入力される。コンパレータ 225 では基準三角波と誤差増幅器 223 の出力とを比較し、PWM 信号を形成する。コンパレータ 225 において形成された PWM 信号は分配器 226 において、2つの出力端子に交互に分配されて、第1のスイッチング素子 207 から第4のスイッチング素子 210 のそれぞれを駆動する。

以上のように構成された従来のスイッチング電源装置について図5の動作波形図を参照してその動作を説明する。

図5において、(a)における波形Aは誤差増幅器 223 からの出力信号波形であり、(a)における波形Bは三角波発生回路 224 からの出力信号波形である。図5の(b)はコンパレータ 225 の出力信号波形である。図5の(c)は、第1のスイッチング素子 207 と第3のスイッチング素子 209 の駆動波形を示しており、(d)は第2のスイッチング素子 209 と第4のスイッチング素子 210 の駆動波形を示している。図5の(e)は第1のスイッチング素子 207 の印加電圧波形を示しており、(f)は第2のスイッチング素子 208 の印加電圧波形を示している。図5の(g)は第1のトランス 211 の1次巻線 211a 及び第2のトランス 212 の1次巻線 212a の印加電圧波形を示しており、(h)は第1のチョークコイル 215 及び第2のチョークコイル 219 の電流波形を示している。

図5の(c)及び(d)に示すように、第1のスイッチング素子 207 と第2のスイッチング素子 208 は、分配器 226 からの駆動信号により互いに 180 度の位相差で動作し、ほぼ同じデューティ比で同時にオン状態とならないようオンオフ動作する。

第1のスイッチング素子 207 がオン状態の時、第1のコンデンサ 203 の電圧が第1のトランス 211 の1次巻線 211a に印加され、第2のスイッチング素子 208 がオン状態の時、第2のコンデンサ 204 の電圧が第1のトランス 211 の1次巻線 211a に印加される。また、第1のスイッチング素子 207 がオン状態の時、第

2のスイッチング素子208には第1のコンデンサ203の電圧と第2のコンデンサ204の電圧とを加算した電圧が印加され(図5の(f)参照)、第2のスイッチング素子208がオン状態の時、第1のスイッチング素子207には第1のコンデンサ203の電圧と第2のコンデンサ204の電圧とを加算した電圧が印加される(図5の(e)参照)。

第1のスイッチング素子207と第2のスイッチング素子208が共にオフの時はそれぞれに第1のコンデンサ203の電圧及び第2のコンデンサ204の電圧が印加される。

第3のスイッチング素子209と第4のスイッチング素子210のオンオフ動作における印加電圧の推移に関しては、上記の第1のスイッチング素子207と第2のスイッチング素子208のオンオフ動作における印加電圧の推移と同様である。

第1のスイッチング素子207から第4のスイッチング素子210のデューティ比を略同じとすると、第1のコンデンサ203から第4のコンデンサ206のそれぞれの印加電圧は略同じになり、それぞれが入力直流電圧の1/4になる。したがって、各スイッチング素子207, 208, 209, 210に対しては、入力直流電圧の半分の電圧しか印加されない。また、各トランス211, 212の1次巻線211a, 212aにも入力直流電圧の1/4の電圧しか印加されない。

第1のトランス211の2次巻線211b, 211c及び第2のトランス212の2次巻線212b, 212cで発生した電圧は、第1から第4の整流ダイオード213, 214, 217, 218により整流され、第1のチョークコイル215と第2のチョークコイル219、及び平滑コンデンサ216により平滑される。

第1から第4のスイッチング素子207, 208, 209, 210のオン期間のみ第1のトランス211の2次巻線211b, 211c及び第2のトランス212の2次巻線212b, 212cには、 $(1/4) \cdot (N_s/N_p) \cdot V_{in}$ で示される電圧が発生する。ここで、 N_p は第1のトランス211の1次巻線211aと第2のトランス212の1次巻線212aの巻数であり、 N_s は第1のトランス211の2次巻線211b, 211cと第2のトランス212の2次巻線212b, 212cの巻数である。また、 V_{in} は入力直流電圧値を示す。したがって、第1から第4のスイッチング素子207, 208, 209, 210のオン期間を調整して、第1のチョークコ

イル215と第2のチョークコイル219に印加される電圧と時間の積を変化させることにより、平滑後の出力電圧値を調整することが可能となる。

出力電圧は基準電源222の基準電圧と誤差増幅器223において比較され、その誤差は増幅されてコンパレータ225において基準三角波と比較されて、PWM信号にフィードバックされる。このように、図4に示した従来のスイッチング電源装置においては、出力電圧がフィードバックされて出力の安定が図られている。

上記のように入力側直流接続方式を用いた従来のスイッチング電源装置では、スイッチング素子に印加される電圧が入力電圧の半分であり、かつトランスの1次巻線に印加される電圧が入力電圧の1/4であるため、ハーフブリッジコンバータにおけるスイッチング素子の印加電圧とトランスの1次巻線の印加電圧を約半分に低減できる。この結果、従来のスイッチング電源装置では、低耐圧のスイッチング素子の使用とトランスの巻線数の低減が可能であった。

次に、従来のスイッチング電源装置における制御方法として用いられているカレントモード制御について説明する。

図6はカレントモード制御を降圧コンバータのスイッチング電源装置に適用した場合を示す回路図である。図6において、入力直流電源201からの入力直流電圧が入力端子202a, 202bに供給されており、入力端子202a, 202bの間にコンデンサ227が接続されている。コンデンサ227には第1のスイッチング素子228と第2のスイッチング素子229の直列体が接続されており、第1のスイッチング素子228と第2のスイッチング素子229は交互にオンオフ動作を繰り返すよう構成されている。

図6に示すように、第1のスイッチング素子228と第2のスイッチング素子229の接続点にはチョークコイル230の一端が接続されており、チョークコイル230の他端には平滑コンデンサ231が接続されている。チョークコイル230と平滑コンデンサ231は直列に接続されており、平滑コンデンサ231の両端が出力端子232a, 232bに接続されている。出力端子232a, 232bに接続された負荷233に電力が供給されている。

上記のように構成された従来のスイッチング電源装置において、第1のスイッチング素子228がオン状態の時、入力電圧はチョークコイル230と平滑コンデンサ2

3 1 の直列回路に印加される。第 2 のスイッチング素子 2 2 9 がオン状態の時、チョークコイル 2 3 0 と平滑コンデンサ 2 3 1 の直列回路は短絡される。

図 6 に示すように、正極側の出力端子 2 3 2 a に生じた電圧は第 1 の誤差増幅器 2 3 5 の一方に入力され、第 1 の誤差増幅器 2 3 5 の他方には基準電源 2 3 4 からの基準電圧が入力される。第 1 の誤差増幅器 2 3 5 は、出力端子 2 3 2 a, 2 3 2 b の出力電圧と基準電源 2 3 4 の基準電圧とを比較し、その誤差を増幅して第 2 の誤差増幅器 2 3 7 に出力する。電流検出器 2 3 6 は、チョークコイル 2 3 0 に流れる電流を検出して、第 2 の誤差増幅器 2 3 7 へ出力する。第 2 の誤差増幅器 2 3 7 では、第 1 の誤差増幅器 2 3 5 の出力と電流検出器 2 3 6 の出力とを比較し、その誤差を増幅してコンパレータ 2 3 9 へ出力する。コンパレータ 2 3 9 において、三角波発生器 2 3 8 からの基準三角波と第 2 の誤差増幅器 2 3 7 の出力とを比較し、PWM 信号を形成する。この PWM 信号により第 1 のスイッチング素子 2 2 8 のオン期間が決定され、第 1 のスイッチング素子 2 2 8 が駆動される。インバータ 2 4 0 は、コンパレータ 2 3 9 からの PWM 信号を反転し、第 2 のスイッチング素子 2 2 9 を駆動する。

次に、図 6 に示した構成の従来のスイッチング電源装置における動作について説明する。

状態平均化法を用いると第 1 のスイッチング素子 2 2 8 と第 2 のスイッチング素子 2 2 9 の直列回路により、入力電圧 V_{in} がデューティ比 D の分だけチョークコイル 2 3 0 と平滑コンデンサ 2 3 1 の直列回路に印加されると考えられるので以下の式 (1) から (3) で示す状態方程式が成立する。ここで、 v_{out} は出力電圧を示し、 i_L は出力電流 (チョークコイル電流) を示す。そして出力電流 i_L と出力電圧 v_{out} のラプラス変換を I と V とする。

$$\frac{di_L}{dt} = -\frac{1}{L}v_{out} + \frac{V_{in}}{L}\delta \quad ----- (1)$$

$$\frac{dv_{out}}{dt} = -\frac{1}{CR}v_{out} + \frac{1}{C}i_L \quad ----- (2)$$

$$s \begin{pmatrix} I \\ V \end{pmatrix} = \begin{pmatrix} 0 & -\frac{1}{L} \\ \frac{1}{C} & -\frac{1}{CR} \end{pmatrix} \begin{pmatrix} I \\ V \end{pmatrix} + \begin{pmatrix} \frac{V_{in}}{L} \\ 0 \end{pmatrix} \delta \quad \text{----- (3)}$$

なお、Iは式(4)で示され、Vは式(5)で示される。

$$I = \frac{\left(s + \frac{1}{CR}\right)}{s\left(s + \frac{1}{CR}\right) + \frac{1}{LC}} \cdot \frac{V_{in}}{L} \cdot \delta \quad \text{----- (4)}$$

$$V = \frac{\frac{1}{C}}{s\left(s + \frac{1}{CR}\right) + \frac{1}{LC}} \cdot \frac{V_{in}}{L} \cdot \delta \quad \text{----- (5)}$$

式(5)に示すように、出力電圧に対しては2次遅れとなり位相が最大180度遅れる。しかしながら、式(4)に示すように、出力電流であるチョークコイル電流に関しては、共振点で多少位相遅れが生じるが、分子が1次であるため、ほぼ90度の位相遅れとなる。したがって、チョーク電流のPWM制御は出力電圧のPWM制御に比べて大幅に安定することが分かる。図6に示した従来のスイッチング電源装置におけるカレントモード制御は、チョークコイル230の電流制御をPWMにより行い、その際用いる基準信号として、出力電圧と基準電圧との誤差信号を増幅して用いている。チョークコイル電流と出力電圧の関係は、次式(6)のように示される。

$$V = \frac{\frac{1}{C}}{s + \frac{1}{CR}} \cdot I \quad \text{----- (6)}$$

このように構成されたカレントモード制御における電流制御ループは、位相遅れが小さく安定であり、利得を大きく設定できるという特徴を有する。この電流制御ループは、基本的に1次遅れ系を構成しているので広帯域化しても位相遅れによる発振現象が生じないという特徴を持つ。このようにカレントモード制御で構成することにより、基準信号から出力電流であるチョークコイル電流までの伝達特性がほとんど遅れ無しとなる。このため、電圧制御系のループゲインは一般的なP I制御により安定な制御系を構築できる。

以上のように、従来のスイッチング電源装置においては、複数のスイッチング電源回路の入力側直列接続方式では低耐圧のスイッチング素子の使用とトランスの巻線数の低減が可能である。しかし、従来のスイッチング電源装置においては、出力電圧の安定性の点で問題を有していた。一方、カレントモード制御方式では出力は安定するが入力電圧に応じた耐圧を有するスイッチング素子を使用しなければならないという問題があった。

しかしながら、スイッチング電源装置の分野においては、出力電圧の高安定性の要求とともに、複数のスイッチング電源回路の入力側直列接続方式とカレントモード制御方式とを同時に実施する要求が高まってきており、複数のスイッチング電源回路の直列接続とカレントモード制御を同時に実施しようとすると、コンバータであるそれぞれのスイッチング電源回路の電流値を、出力電圧と基準電圧との誤差信号を用いて電流の基準値に対応するよう制御しなければならない。ここで、各コンバータのデューティ比に差が生じた場合の各コンバータ間の電流バランスの変化について考察する。即ち、入力側直列接続された2つのコンバータをそれぞれA、Bとして、各デューティ比をD a、D bとする。また、各コンバータA、Bのスイッチング素子がオン状態の時に流れる電流は、各コンバータA、Bのチョークコイルを流れる電流によって決定され、それぞれのスイッチング素子に流れる電流（1次電流）をI s aとI s bとする。2つのコンバータA、Bが直列接続されているので、安定状態では次式(7)が成り立つ。

$$D a \times I s a = D b \times I s b$$

----- (7)

したがって、一方のコンバータのデューティ比が他方のコンバータのデューティ比に対して相対的に大きくなると、一方のコンバータの1次電流が小さくなることで、平衡が保たれる。即ち、デューティ比が大きくなると、そのコンバータの1次電流が小さくなるという動作になる。この動作はコンバータ全体から見ると、出力電流を増加させるためには、デューティ比を大きくしなければならず矛盾が生じる。結果的には、個別の電流制御が正帰還になるため、バランスが取れなくなる。そして、複数のコンバータを直列接続した時の電圧のバランスがくずれ、一方のコンバータにおいて過大な電圧が印加されるという重大な問題が生じる。

したがって、従来のスイッチング電源装置においては、複数のスイッチング電源回路の入力側直列接続方式に対して、カレントモード制御方式を適用しようとした場合、コンバータ間の電流電圧のバランスが取れなくなるという問題が有り、スイッチング電源回路の入力側直列接続方式とカレントモード制御方式とを一つの装置内で同時に実施するという課題は達成できなかった。

発明の概要

本発明は、スイッチング電源回路の入力側直列接続方式とカレントモード制御方式とを一つの装置内で同時に実施するという課題を達成し、複数のスイッチング電源回路を直列に接続しても、従来のカレントモード制御の特性を損なうことなく、電流のバランスも良好に保つことのできる高安定で小型高効率なスイッチング電源装置を提供することを目的とする。

上記の目的を達成するために本発明に係るスイッチング電源装置は、
入力側が直列に接続されて出力側が並列に接続され、複数のスイッチング手段と変圧手段と整流手段とによりそれぞれが構成されて单一出力直流電圧を出力する複数のコンバータ、

前記コンバータから出力された单一出力直流電圧と基準電圧とを比較して第1の誤差信号を形成し、増幅する第1の誤差増幅器、

前記複数のコンバータにおける前記整流手段から出力される電流を加算して单一出力電流信号を形成する演算器、

前記演算器の单一出力電流信号と前記第1の誤差増幅器の出力とを比較して第2

の誤差信号を形成し、増幅する第 2 の誤差増幅器、及び

前記第 2 の誤差増幅器の出力信号を基に PWM 信号を形成し、前記複数のスイッチング手段のそれぞれを PWM 制御する複数の PWM 信号発生器、を有する。このように構成された本発明のスイッチング電源装置は、複数のコンバータを入力側直列に接続しても、カレントモード制御の特性を損なうことがなく、電流のバランスを良好に保つことのできる高安定で小型高効率な電源装置を提供することができる。

本発明に係るスイッチング電源装置の制御方法は、

入力側が直列に接続されて出力側が並列に接続され、複数のスイッチング手段と変圧手段と整流手段とによりそれぞれが構成されて单一出力直流電圧を出力する複数のコンバータ、を有するスイッチング電源装置において、

前記单一出力直流電圧と基準電圧とを比較して第 1 の誤差信号を形成し、増幅するステップと、

前記複数のコンバータにおける前記整流手段から出力される電流を加算して单一出力電流信号を形成するステップと、

前記单一出力電流信号と増幅された前記第 1 の誤差信号とを比較して第 2 の誤差信号を形成し、増幅するステップと、

増幅された前記第 2 の誤差信号を基に PWM 信号を形成し、前記複数のスイッチング手段のそれぞれを PWM 制御するステップと、を有する。このようなステップを有する本発明のスイッチング電源装置の制御方法は、複数のコンバータを入力側直列に接続しても、カレントモード制御の特性を損なうことがなく、高安定で電流のバランスを良好に保つことができる。

発明の新規な特徴は添付の請求の範囲に特に記載したものに他ならないが、構成及び内容の双方に関して本発明は、他の目的や特徴と合わせて図面と共に以下の詳細な説明を読むことにより、より良く理解され評価されるであろう。

図面の簡単な説明

図 1 は本発明に係る実施の形態 1 のスイッチング電源装置の構成を示す回路図である。

図 2 は本発明に係る実施の形態 1 のスイッチング電源装置における動作を示す波

形図である。

図3は本発明に係る実施の形態2のスイッチング電源装置の構成を示す回路図である。

図4は従来のスイッチング電源装置の構成を示す回路図である。

図5は図4に示した従来のスイッチング電源装置における動作を示す波形図である。

図6は従来のスイッチング電源装置の構成を示す回路図である。

図面の一部又は全部は、図示を目的とした概要的表現により描かれており、必ずしもそこに示された要素の実際の相対的大きさや位置を忠実に描写しているとは限らないことは考慮願いたい。

発明の詳細な説明

以下、本発明に係るスイッチング電源装置及びその制御方法を示す好適な実施の形態について添付の図面を参照しつつ説明する。

《実施の形態1》

図1は本発明に係る実施の形態1のスイッチング電源装置の構成を示す回路図である。図1において、入力直流電源1からの入力直流電圧は、入力端子2a, 2bに供給されており、入力端子2a, 2bには複数のコンデンサ3, 4, 5, 6の直列回路が接続されており、各コンデンサ3, 4, 5, 6により入力端子2a, 2bに印加された入力直流電圧を分割している。以下の説明において、入力端子2a, 2bに接続された複数のコンデンサ3, 4, 5, 6のそれぞれを第1のコンデンサ3、第2のコンデンサ4、第3のコンデンサ5、及び第4のコンデンサ6と称す。第1のコンデンサ3と第2のコンデンサ4の直列回路の両端には第1のスイッチング素子7と第2のスイッチング素子8の直列回路が接続され、第3のコンデンサ5と第4のコンデンサ6の直列回路の両端には第3のスイッチング素子9と第4のスイッチング素子10の直列回路が接続されている。

第1のトランス11は、1次巻線11aと第1の2次巻線11bと第2の2次巻線11cとを有している。1次巻線11aの一端は第1のコンデンサ3と第2のコンデ

ンサ 4 の接続点に接続されており、1 次巻線 1 1 a の他端は第 1 のスイッチング素子 7 と第 2 のスイッチング素子 8 の接続点に接続されている。第 1 の 2 次巻線 1 1 b と第 2 の 2 次巻線 1 1 c は直列接続である。

第 2 のトランス 1 2 は、1 次巻線 1 2 a と第 1 の 2 次巻線 1 2 b と第 2 の 2 次巻線 1 2 c とを有している。1 次巻線 1 2 a の一端は第 3 のコンデンサ 5 と第 4 のコンデンサ 6 の接続点に接続されており、1 次巻線 1 2 a の他端は第 3 のスイッチング素子 9 と第 4 のスイッチング素子 1 0 の接続点に接続されている。第 1 の 2 次巻線 1 2 b と第 2 の 2 次巻線 1 2 c は直列接続である。

第 1 のトランス 1 1 の第 1 の 2 次巻線 1 1 b には第 1 の整流ダイオード 1 3 のアノードが接続されており、第 2 の 2 次巻線 1 1 c には第 2 の整流ダイオード 1 4 のアノードが接続されている。第 1 の整流ダイオード 1 3 と第 2 の整流ダイオード 1 4 のそれぞれのカソードは互いに接続されている。このように、第 1 の整流ダイオード 1 3 と第 2 の整流ダイオード 1 4 が第 1 のトランス 1 1 に接続されており、第 1 の 2 次巻線 1 1 b と第 2 の 2 次巻線 1 1 c に発生する交流電流を整流している。

図 1 に示すように、第 1 のチョークコイル 1 5 と平滑コンデンサ 1 6 の直列回路の一端は、第 1 の 2 次巻線 1 1 b と第 2 の 2 次巻線 1 1 c との接続点に接続されており、この直列回路の他端は第 1 の整流ダイオード 1 3 と第 2 の整流ダイオード 1 4 の接続点（カソード）に接続されている。

第 2 のトランス 1 2 の第 1 の 2 次巻線 1 2 b には第 3 の整流ダイオード 1 7 のアノードが接続されており、第 2 の 2 次巻線 1 2 c には第 4 の整流ダイオード 1 8 のアノードが接続されている。第 3 の整流ダイオード 1 7 と第 4 の整流ダイオード 1 8 のそれぞれのカソードは互いに接続されている。このように、第 3 の整流ダイオード 1 7 と第 4 の整流ダイオード 1 8 が第 2 のトランス 1 2 に接続されており、第 1 の 2 次巻線 1 2 b と第 2 の 2 次巻線 1 2 c に発生する交流電流を整流している。

第 2 のチョークコイル 1 9 の一端は第 3 の整流ダイオード 1 7 と第 4 の整流ダイオード 1 8 の接続点（カソード）に接続されており、他端は平滑コンデンサ 1 6 の一端に接続されている。平滑コンデンサ 1 6 の両端は出力端子 2 0 a, 2 0 b に接続されており、出力端子 2 0 a, 2 0 b に接続された負荷 2 1 に電力が供給される。

図 1 に示すように、正極側の出力端子 2 0 a に生じた電圧は第 1 の誤差増幅器 2

3 の一方に入力され、第 1 の誤差増幅器 2 3 の他方には基準電源 2 2 からの基準電圧が入力される。第 1 の誤差増幅器 2 3 は、出力端子 2 0 a, 2 0 b の出力電圧と基準電源 2 2 の基準電圧とを比較し、その誤差を増幅する。

第 1 の電流検出器 2 4 は第 1 のチョークコイル 1 5 に流れる電流を検出し、第 2 の電流検出器 2 5 は第 2 のチョークコイル 1 9 に流れる電流を検出する。演算器である加算器 2 6 は、第 1 の電流検出器 2 4 の出力と第 2 の電流検出器 2 5 の出力とを加算して単一電流信号を形成し、第 2 の誤差増幅器 2 7 へ出力する。第 2 の誤差増幅器 2 7 では第 1 の誤差増幅器 2 3 の出力と加算器 2 6 の出力とを比較し、その誤差を増幅する。

第 1 の三角波発生器 2 8 は、第 1 のスイッチング素子 7 と第 2 のスイッチング素子 8 のそれぞれに供給する第 1 の PWM 信号を形成するための基準となる第 1 の基準三角波信号を生成する。第 1 の三角波発生器 2 8 からの第 1 の基準三角波信号は第 1 のコンパレータ 3 0 の一方の入力端子に供給される。第 1 のコンパレータ 3 0 では第 1 の基準三角波信号と第 2 の誤差増幅器 2 7 からの出力信号とを比較して第 1 の PWM 信号を形成する。第 1 のコンパレータ 3 0 において形成された第 1 の PWM 信号は第 1 の分配器 3 1 において、2 つの出力端子に交互に分配されて、第 1 のスイッチング素子 7 と第 2 のスイッチング素子 8 のそれぞれを駆動する。

第 2 の三角波発生器 2 9 は、第 3 のスイッチング素子 9 と第 4 のスイッチング素子 1 0 のそれぞれに供給する第 2 の PWM 信号を形成するための基準となる第 2 の基準三角波信号を生成する。第 2 の三角波発生器 2 9 からの第 2 の基準三角波信号は第 2 のコンパレータ 3 2 の一方の入力端子に供給される。第 2 のコンパレータ 3 2 では第 2 の基準三角波信号と第 2 の誤差増幅器 2 7 からの出力信号とを比較して第 2 の PWM 信号を形成する。第 2 のコンパレータ 3 2 において形成された第 2 の PWM 信号は第 2 の分配器 3 3 において、2 つの出力端子に交互に分配されて、第 3 のスイッチング素子 9 と第 4 のスイッチング素子 1 0 のそれぞれを駆動する。

実施の形態 1 のスイッチング電源装置において、第 1 のコンデンサ 3 、第 2 のコンデンサ 4 、第 1 のスイッチング素子 7 、第 2 のスイッチング素子 8 、第 1 のトランジスタ 1 1 、第 1 の整流ダイオード 1 3 、第 2 の整流ダイオード 1 4 、第 1 のチョークコイル 1 5 、及び平滑コンデンサ 1 6 により第 1 のハーフブリッジコンバータ 1 0 0 が構

成されている。

また、実施の形態1のスイッチング電源装置においては、第3のコンデンサ5、第4のコンデンサ6、第3のスイッチング素子9、第4のスイッチング素子10、第2のトランス12、第3の整流ダイオード17、第4の整流ダイオード18、第2のチョークコイル19、及び平滑コンデンサ16により第2のハーフブリッジコンバータ101が構成されている。図1に示した実施の形態1のスイッチング電源装置においては、平滑コンデンサ16が第1のハーフブリッジコンバータ100と第2のハーフブリッジコンバータ101に共有されている。

実施の形態1のスイッチング電源装置においては、第1のハーフブリッジコンバータ100と第2のハーフブリッジコンバータ101は制御部により駆動制御されており、制御部は第1の誤差増幅器23、第1の電流検出器24、第2の電流検出器25、加算器26、第2の誤差増幅器27、第1のPWM信号発生器103、及び第2のPWM信号発生器104により構成されている。ここで、第1のPWM信号発生器103は第1の三角波発生器28、第1のコンパレータ30、及び第1の分配器31により構成されており、第2のPWM信号発生器104は第2の三角波発生器29、第2のコンパレータ32、及び第2の分配器33により構成されている。

以上のように構成された実施の形態1のスイッチング電源装置における動作について図2を参照して説明する。図2は実施の形態1のスイッチング電源装置における各部の信号波形図である。

図2において、(a)における波形Aは第2の誤差増幅器27からの出力信号波形であり、(a)における波形Bは第2の三角波発振器29からの出力信号波形である。図2の(b)における波形Cは第2の誤差増幅器27からの出力信号波形であり、

(b)における波形Dは第1の三角波発振器28の出力信号波形である。図2の(c)は第1のスイッチング素子7の駆動波形を示しており、(d)は第2のスイッチング素子8の駆動波形を示している。図2の(e)は第3のスイッチング素子9の駆動波形を示しており、(f)は第4のスイッチング素子10の駆動波形を示している。図2の(g)は第1のトランス11の1次巻線11aの印加電圧波形を示しており、(h)は第2のトランス12の1次巻線12aの印加電圧波形を示している。図2の(i)は第1のチョークコイル15の電流波形を示しており、(j)は第2のチョー

クコイル 1 9 の電流波形を示している。図 2 の (k) は加算器 2 6 から出力された電圧波形を示している。

図 2 において、時刻 T 0 で第 1 のスイッチング素子 7 がオン状態になると、第 1 のコンデンサ 3 の保持している電圧が第 1 のトランス 1 1 の 1 次巻線 1 1 a に印加される。この時、第 1 のトランス 1 1 の第 1 の 2 次巻線 1 1 b に巻数比に応じた電圧が発生し、第 1 の整流ダイオード 1~3 をオン状態とする。このため、第 1 のチョークコイル 1 5 に電圧が印加され、第 1 のチョークコイル 1 5 の電流は増加していく。

時刻 T 3 で第 1 のスイッチング素子 7 がオフ状態になると、第 1 のトランス 1 1 の 1 次巻線 1 1 a は開放状態となり電流はゼロになる。これにより、第 1 のトランス 1 1 の第 1 の 2 次巻線 1 1 b と第 2 の 2 次巻線 1 1 c には、第 1 のチョークコイル 1 5 の電流が分割して流れるため、第 1 の整流ダイオード 1 3 と第 2 の整流ダイオード 1 4 はオン状態となり、第 1 のトランス 1 1 の 1 次巻線 1 1 a と第 1 の 2 次巻線 1 1 b と第 2 の 2 次巻線 1 1 c に発生する電圧はゼロになる。したがって、第 1 のチョークコイル 1 5 と平滑コンデンサ 1 6 の直列回路の印加電圧は 0 V になるため、第 1 のチョークコイル 1 5 の電圧は減少する。

時刻 T 4 で第 2 のスイッチング素子 8 がオン状態となると、第 1 のトランス 1 1 の 1 次巻線 1 1 a には第 2 のコンデンサ 4 の電圧が印加される。この時の電圧は時刻 T 0 ~ T 3 の時とは逆向きの電圧になる。したがって、トランス 1 1 の第 1 の 2 次巻線 1 1 b と第 2 の 2 次巻線 1 1 c にも逆向きの電圧が発生し、第 1 の整流ダイオード 1 3 をオフ状態にする。この時、第 1 のチョークコイル 1 5 にはオン状態である第 2 の整流ダイオード 1 4 を介して第 1 のトランス 1 1 の巻数比に応じた電圧が誘起され、第 1 のチョークコイル 1 5 を流れる電流は増加する。

時刻 T 7 で第 2 のスイッチング素子 8 がオフ状態となると、第 1 のトランス 1 1 の 1 次巻線 1 1 a は開放状態となり、電流はゼロになる。第 1 のチョークコイル 1 5 の電流は第 1 のトランス 1 1 の第 1 の 2 次巻線 1 1 b と第 2 の 2 次巻線 1 1 c を分割して流れるため、第 1 の整流ダイオード 1 3 と第 2 の整流ダイオード 1 4 をオン状態とする。この時、第 1 のトランス 1 1 の全ての巻線に印加される電圧はゼロになる。この時、第 1 のチョークコイル 1 5 と平滑コンデンサ 1 6 の直列回路には 0 V が印加されるので第 1 のチョークコイル 1 5 の電流は減少する。

以上のように、実施の形態1のスイッチング電源装置の第1のハーフブリッジコンバータ100は動作しており、同様な動作を、第3のコンデンサ5、第4のコンデンサ6、第3のスイッチング素子9、第4のスイッチング素子10、第2のトランス12、第3の整流ダイオード17、第4の整流ダイオード18、第2のチョークコイル19、平滑コンデンサ16で構成された第2のハーフブリッジコンバータ101において行われる。したがって、第2のハーフブリッジコンバータ101の詳細動作説明は省略する。但し、第1のハーフブリッジコンバータ100と第2のハーフブリッジコンバータ101は同期して動作しており、さらに、それぞれにおける基準信号である第1の三角波発振器28と第2の三角波発振器29からの基準三角波信号は、互いに180度の位相差を有している。したがって、実施の形態1のスイッチング電源装置の第1のハーフブリッジコンバータ100と第2のハーフブリッジコンバータ101の2次側においても、180度の位相差を有して動作し、第1のチョークコイル15を流れる電流と第2のチョークコイル19を流れる電流が加算されて出力される構成であるため、それぞれにおいて生じるリップルは相殺され小さくなる。

次に、実施の形態1のスイッチング電源装置の制御部について説明する。制御部は第1のハーフブリッジコンバータ100と第2のハーフブリッジコンバータ101とを駆動制御する部分であり、第1の誤差増幅器23、第1の電流検出器24、第2の電流検出器25、加算器26、第2の誤差増幅器27、第1のPWM信号発生器103、及び第2のPWM信号発生器104により構成されている。

実施の形態1のスイッチング電源装置においては、第1のチョークコイル15に流れる電流と第2のチョークコイル19に流れる電流は加算され、平滑コンデンサ16により平滑されて单一の出力電流となる構成である。また、実施の形態1においては、加算器26により第1の電流検出器24により検出した電流と第2の電流検出器25により検出した電流が加算されている。したがって、加算器26の出力は平滑コンデンサ16の充電電流を示している。第1の誤差増幅器23においては、出力端子20a、20bの出力電圧と基準電源22の基準電圧とを比較して、その誤差を増幅し、電流基準信号としている。この電流基準信号と加算器26からの出力信号とを第2の誤差増幅器27において比較して、その誤差を増幅し、その差が小さくなるようPWM制御を行っている。PWM制御の基準となる基準三角波信号は、第1の三角波

発生器 3 0 及び第 2 の三角波発生器 3 2 から互いに 180 度の位相差を有して出力され、各スイッチング素子のオンオフのタイミングを変化させ、出力端でリップル電流をキャンセルするよう設定されている。

第 1 の三角波発振器 2 8 の出力と第 2 の誤差増幅器 2 7 の出力とを比較して得られた第 1 の PWM 信号は、第 1 の分配器 3 1 によって 2 つに分配される。第 1 の分配器 3 1 は分配された第 1 の PWM 信号により第 1 のスイッチング素子 7 と第 2 のスイッチング素子 8 を駆動する。このように、第 1 のスイッチング素子 7 と第 2 のスイッチング素子 8 は、第 1 の分配器 3 1 により第 1 の PWM 信号を分配して駆動する構成であるため、第 1 のスイッチング素子 7 と第 2 のスイッチング素子 8 が同時にオン状態となることがない。

同様に、第 2 の三角波発振器 2 9 の出力と第 2 の誤差増幅器 2 7 の出力とを比較して得られた第 2 の PWM 信号は、第 2 の分配器 3 3 によって 2 つに分配される。第 2 の分配器 3 3 は分配された第 2 の PWM 信号により第 3 のスイッチング素子 9 と第 4 のスイッチング素子 1 0 を駆動する。このように、第 3 のスイッチング素子 9 と第 4 のスイッチング素子 1 0 は、第 2 の分配器 3 3 により第 2 の PWM 信号を分配して駆動する構成であるため、第 3 のスイッチング素子 9 と第 4 のスイッチング素子 1 0 が同時にオン状態となることがない。

上記のように、実施の形態 1 のスイッチング電源装置においては、第 1 のハーフブリッジコンバータ 1 0 0 と第 2 のハーフブリッジコンバータ 1 0 1 のそれぞれの出力電流の和が、電流基準信号に対応するよう制御される構成である。このため、実施の形態 1 のスイッチング電源装置は、第 1 のハーフブリッジコンバータ 1 0 0 と第 2 のハーフブリッジコンバータ 1 0 1 のそれぞれを個別に電流基準信号に合わせて制御する構成とはなっていない。したがって、前述の従来技術の欄で説明した従来のスイッチング電源装置において、各コンバータのそれぞれを個別に制御した場合、デューティ比が変化した時に電流がそれに応じて変化する、例えばデューティ比が増加（減少）した時に電流が減少（増加）するという現象は、実施の形態 1 のスイッチング電源装置において発生しない。このため、実施の形態 1 のスイッチング電源装置は、常に安定した出力電流が形成され、出力電流の制御が可能となる。

なお、実施の形態 1 のスイッチング電源装置においては、第 1 の電流検出器 2 4 と

第2の電流検出器25の各出力が加算器26によって加算され、その加算結果が第2の誤差増幅器27に入力される構成である。しかし、本発明において用いる加算器としては厳密な意味の加算回路である必要はなく、加算器26や第2の誤差増幅器27の動作点の確保に必要なオフセットを有しているものであっても良い。このようなものを用いてもスイッチング電源装置におけるスイッチング制御動作に影響を与えることがない。また、加算器の代わりに単調な増加もしくは単調な減少の関数である非線形の演算器を用いても、各コンバータを個別に電流制御する構成ではないため、出力が不安定にならないという本発明の効果は保たれる。単調増加の関数と単調減少の関数 $y = f(x_1, x_2)$ は以下の不等式(8)で表される。

$$\frac{dy}{dx_n} \leq 0 \quad \text{または} \quad \frac{dy}{dx_n} \geq 0 \quad (n = 1, 2) \quad \text{----- (8)}$$

特に、加算器や積算器等のおののおのの入力に対して対称な関数を用いたとき、各コンバータによって異なる電流信号のリップルの位相差を無くすことができ、より安定な動作になる。例えば、2つのコンバータにより構成されたスイッチング電源装置において、2つのコンバータからの出力(x_1, x_2)が演算器に入力される場合、演算器の出力が式(9)で示されるとすると、本発明における演算器は式(10)で示す条件を有する。

$$y = f(x_1, x_2) \quad \text{----- (9)}$$

$$y = f(x_1, x_2) = f(x_2, x_1) \quad \text{----- (10)}$$

即ち、本発明における演算器は、2つのコンバータからの出力(x_1, x_2)が入れ代わって演算器に入力されても、演算器の出力が同じとなるという条件を満たしている。

特に、2つのコンバータのいずれか一方の入力を用いる場合でも安定な動作が可能になる。

同様に実施の形態 2 で示すように演算器に対して 3 つ以上の入力がある場合には、それぞれの条件は入力値の組み合わせが同じときに出力が同じとなる条件と、全ての入力に対して単調増加または単調減少になる条件となる。また、特に加算器を用いることで、電流値によって、演算器の利得が変化することが無くなり、容易に制御回路の調整が可能になる特徴がある。

なお、実施の形態 1 においては、加算器または演算器を用いる例について説明したが、これらを用いることなく、2 つのコンバータのいずれかの出力を直接的に第 2 の誤差増幅器 27 に入力する構成、すなわち、第 1 の電流検出器 24 または第 2 の電流検出器 25 のいずれかの検出信号を第 2 の誤差増幅器 27 に入力する構成であっても構わない。

以上、実施の形態 1 においては、コンバータとしてハーフブリッジコンバータを例にとって説明したが、本発明はこのような構成に限定されるものではなく、他のフォワード形、ブリッジ形、プッシュプル形に代表されるスイッチングコンバータを用いて、入力側（1 次側）を直列接続し、出力側（2 次側）を並列接続した時にも同様な制御系の構成が可能であり、安定な動作が可能となる。特に、コンバータとしてハーフブリッジコンバータを用いた場合には、入力側直列接続方式によるトランスの 1 次巻線の低減に加えて、ハーフブリッジコンバータはトランスの 1 次巻線に印加される電圧が小さくなるので、トランスの小型化に特に効果がある。

以上のように、本発明のスイッチング電源装置では、入力側の直列接続によるスイッチング素子への印加電圧の削減効果に加え、カレントモード制御の高い安定性を実現できる。特に、例えばマイクロプロセッサなど半導体装置に給電する電源においては、機器の各部に対して電力を分配する比較的高いバス電圧（例えば 48 V）から、安定度の高い低い電圧（例えば 1 V）で大電流（例えば 100 A）へ変換する必要がある。本発明のスイッチング電源装置においては、このように変換することができる構成である。本発明のスイッチング電源装置は、入力回路を直列に接続することにより、高いバス電圧に対応することができるとともに、カレントモード制御により、高い安定性を達成することができるため、特に半導体装置の電源装置として有効である。

《実施の形態 2》

図3は本発明に係る実施の形態2のスイッチング電源装置の構成を示す回路図である。実施の形態2のスイッチング電源装置において、実施の形態1のスイッチング電源装置と異なる点は、コンバータとして用いているハーフブリッジコンバータの構成の数である。実施の形態1においては2つのハーフブリッジコンバータにより構成されており、実施の形態2においては3つのハーフブリッジコンバータにより構成されている。各コンバータの動作は前述の実施の形態1で説明した動作と同じであり重複するので省略する。

図3において、入力直流電源1からの入力直流電圧は、入力端子2a, 2bに供給されており、入力端子2a, 2bには第1のハーフブリッジコンバータ300、第2のハーフブリッジコンバータ303、及び第3のハーフブリッジコンバータ306の各入力側が直列に接続されている。第1から第3のハーフブリッジコンバータ300, 303, 306のそれぞれには、前述の実施の形態1におけるハーフブリッジコンバータ100, 101と同様に、コンデンサ、スイッチング素子、トランス、整流ダイオード、チョークコイル、電流検出器、及び平滑コンデンサが設けられている。

平滑コンデンサ16は、第1のハーフブリッジコンバータ300と第2のハーフブリッジコンバータ303と第3のハーフブリッジコンバータ306の各出力電流を加算した後、平滑しリップル電流を吸収する。平滑コンデンサ16の両端は出力端子20a, 20bに接続されており、出力端子20a, 20bに接続された負荷21に電力が供給される。

図3に示すように、正極側の出力端子20aに生じた電圧は第1の誤差増幅器23の一方に入力され、第1の誤差増幅器23の他方には基準電源22からの基準電圧が入力される。第1の誤差増幅器23は、出力端子20a, 20bの出力電圧と基準電源22の基準電圧とを比較し、その誤差を増幅する。

第1の電流検出器302は第1のチョークコイル301に流れる電流を検出し、第2の電流検出器305は第2のチョークコイル304に流れる電流を検出し、第3の電流検出器308は第3のチョークコイル307に流れる電流を検出する。演算器である加算器309は、第1の電流検出器302と第2の電流検出器305と第3の電流検出器308の各出力を加算して单一電流信号を形成し、第2の誤差増幅器27へ出力する。第2の誤差増幅器27では第1の誤差増幅器23の出力と加算器309の

出力とを比較し、その誤差を増幅する。

第1の三角波発生器310からの第1の基準三角波信号は第1のコンパレータ313の一方の入力端子に供給される。第1のコンパレータ313では第1の基準三角波信号と第2の誤差増幅器27からの出力信号とを比較して第1のPWM信号を形成する。第1のコンパレータ313において形成された第1のPWM信号は第1の分配器314において、2つの出力端子に交互に分配されて、第1のハーフブリッジコンバータ300の2つのスイッチング素子VG1, VG2のそれぞれを駆動する。

第2の三角波発生器311からの第2の基準三角波信号は第2のコンパレータ315の一方の入力端子に供給される。第2のコンパレータ315では第2の基準三角波信号と第2の誤差増幅器27からの出力信号とを比較して第2のPWM信号を形成する。第2のコンパレータ315において形成された第2のPWM信号は第2の分配器316において、2つの出力端子に交互に分配されて、第2のハーフブリッジコンバータ303の2つのスイッチング素子VG3, VG4のそれぞれを駆動する。

第3の三角波発生器312からの第3の基準三角波信号は第3のコンパレータ317の一方の入力端子に供給される。第3のコンパレータ317では第3の基準三角波信号と第2の誤差増幅器27からの出力信号とを比較して第3のPWM信号を形成する。第3のコンパレータ317において形成された第3のPWM信号は第3の分配器318において、2つの出力端子に交互に分配されて、第3のハーフブリッジコンバータ306の2つのスイッチング素子VG5, VG6のそれぞれを駆動する。

第1から第3の三角波発振器310, 311, 312から出力される第1から第3の基準三角波信号は互いに120度の位相差を有しており、第1～第3のハーフブリッジコンバータ300, 303, 306の出力端においてリップル電流が相殺され小さくされている。

以上のように構成された実施の形態2のスイッチング電源装置における動作について説明する。

実施の形態2のスイッチング電源装置の動作において、前述の実施の形態1と異なる点は、ハーフブリッジコンバータの構成数が3つである点である。第1から第3のハーフブリッジコンバータ300, 303, 306の出力電流は、位相が120度ずれた3相で動作しており、それぞれの出力電流は加算されて、リップル電流が互いに

キャンセルされている。

実施の形態2のスイッチング電源装置においては、それぞれのハーフブリッジコンバータに対する入力電圧はさらに小さくなり、各スイッチング素子に印加される電圧は入力電圧の1/3、即ち(1/3)Vinになり、トランスの1次巻線に印加される電圧は入力電圧の1/6、即ち(1/6)Vinになる。したがって、実施の形態2の構成は、スイッチング電源装置の高効率化とトランスの小型化に有利である。さらに、実施の形態2のスイッチング電源装置は、出力リップルが単独動作の3倍の周波数で動作するため、少ない平滑コンデンサで安定化ができるという優れた効果を奏する。

実施の形態2のスイッチング電源装置の制御部は、第1から第3のハーフブリッジコンバータ300, 303, 306を駆動制御する部分であり、第1の誤差増幅器23、第2の誤差増幅器27、第1から第3の電流検出器302, 305, 308、加算器309、第1から第3の三角波発振器310, 311, 312、第1から第3のコンパレータ313, 315, 317、及び第1から第3の分配器314, 316, 318により構成されている。

制御部においては、第1から第3のハーフブリッジコンバータ300, 303, 305における第1から第3の電流検出器302, 305, 308の出力は、加算器309によって全て加算され、第2の誤差増幅器27に入力されている。また、第2の誤差増幅器27には、第1の誤差増幅器23によって得られた電流基準信号が入力され、各出力電流の和が電流基準信号に対応するよう制御されている。したがって、実施の形態2のスイッチング電源装置においては、各ハーフブリッジコンバータの出力電流を個別に制御する構成ではないため、不安定性の要因がなく、安定な動作となる。

実施の形態2のスイッチング電源装置においては、第1の電流検出器302と第2の電流検出器305と第3の電流検出器308の各出力が加算器309によって加算され、第2の誤差増幅器27に入力される構成である。しかし、本発明において用いる加算器としては厳密な意味の加算回路である必要はなく、加算器309や第2の誤差増幅器27の動作点の確保に必要なオフセットを有しているものであっても良い。このようなものを用いても、実施の形態2のスイッチング電源装置におけるスイッチング制御動作に影響を与えることがない。

また、加算器の代わりに積算器等のおののおのの入力に対して対称で単調な増加もしくは単調な減少の関数である非線形の演算器を用いても、各コンバータを個別に電流制御する構成ではないため、出力が不安定にならないという本発明の効果は保たれる。特に、加算器を用いた場合、平滑コンデンサの充電電流は、加算器の出力である加算結果に比例するので、安定動作に加えて、加算電流に対して出力電圧が1次遅れになり、位相遅れが少なくなるというカレントモード制御の優位性を保持することができる。

実施の形態2のスイッチング電源装置においては、3つのコンバータを例にとって説明したが、4つ以上のコンバータを用いる場合でも、各コンバータの電流を検出し、それらを加算して和を求め、その和に対して制御を行うよう構成することにより、実施の形態2と同様の効果を得られるのは言うまでもない。

なお、実施の形態2においては、加算器を用いる例について説明したが、加算器を用いることなく、3つのコンバータのいずれかの出力を直接的に第2の誤差増幅器27に入力する構成、すなわち、第1の電流検出器302または第2の電流検出器305または第3の電流検出器308のいずれかの検出信号を第2の誤差増幅器27に入力する構成であっても構わない。

また、実施の形態2においては、ハーフブリッジコンバータを例にとって説明したが、他のフォワード形コンバータ、ブリッジ形コンバータ、またはブッシュプル形コンバータでも同様の効果が得られる。

実施の形態2のスイッチング電源装置においても、実施の形態1で説明したように半導体装置に給電する電源として特に有効である。

以上、実施の形態について詳細に説明したところから明らかなように、本発明は次の効果を有する。

本発明においては、スイッチング電源回路の入力側直列接続方式とカレントモード制御方式とを一つの装置内で同時に実施するという課題を達成し、複数のスイッチング電源回路を直列に接続しても、従来のカレントモード制御の特性を損なうことがなく、電流のバランスも良好に保つことのできる高安定で小型高効率なスイッチング電源装置及びその制御方法を提供することができる。

本発明のスイッチング電源装置は、複数のスイッチング電源回路の入力側を直列に

接続し、出力側を並列に接続して、制御部によりカレントモード制御を行っても、不安定な動作にならず安定な制御が可能であるという優れた効果を奏する。

本発明のスイッチング電源装置の制御方法は、複数のコンバータを直列に接続しても、カレントモード制御の特性を損なうことがなく、高安定で電流のバランスを良好に保つことができるという優れた効果を奏する。

発明をある程度の詳細さをもって好適な形態について説明したが、この好適形態の現開示内容は構成の細部において変化してしかるべきものであり、各要素の組合せや順序の変化は請求された発明の範囲及び思想を逸脱することなく実現し得るものである。

請求の範囲

1. 入力側が直列に接続されて出力側が並列に接続され、複数のスイッチング手段と変圧手段と整流手段とによりそれが構成されて单一出力直流電圧を出力する複数のコンバータ、

前記コンバータから出力された单一出力直流電圧と基準電圧とを比較して第1の誤差信号を形成し、増幅する第1の誤差増幅器、

前記複数のコンバータにおける前記整流手段から出力される電流を検出して单一出力電流信号を形成する演算器、

前記演算器の单一出力電流信号と前記第1の誤差増幅器の出力とを比較して第2の誤差信号を形成し、増幅する第2の誤差増幅器、及び

前記第2の誤差増幅器の出力信号を基にPWM信号を形成し、前記複数のスイッチング手段のそれぞれをPWM制御する複数のPWM信号発生器、

を有することを特徴とするスイッチング電源装置。

2. PWM信号発生器のそれぞれが、基準三角波を形成する三角波発生器と、前記三角波発生器の基準三角波と第2の誤差増幅器の出力信号とを比較するコンパレータと、前記コンパレータの比較結果に基づきPWM信号を形成し、対応するスイッチング手段をPWM制御する分配器とを有する請求項1に記載のスイッチング電源装置。

3. Q個のコンバータのそれぞれが入力端子間に直列接続された複数のコンデンサを有し、それぞれの前記コンデンサが異なるスイッチング手段に接続されており、Q個のPWM信号発生器の三角波発生器が互いに π/Q の位相差を有する基準三角波を出力し、前記基準三角波と第2の誤差増幅器の出力信号とを用いて前記PWM信号発生器が各コンバータに対してスイッチングのタイミングを変化させるよう構成された請求項2に記載のスイッチング電源装置。

4. 演算器が加算器で構成され、前記加算器は、前記複数のコンバータの各々の整

流手段から出力される電流を加算して、单一出力電流信号を形成する請求項 1 乃至 3 のいずれか一項に記載のスイッチング電源装置。

5. コンバータがハーフブリッジコンバータで構成された請求項 1 乃至 3 のいずれか一項に記載のスイッチング電源装置。

6. PWM 信号発生器において形成する PWM 信号が、実質的に等間隔で位相シフトするよう構成された請求項 1 乃至 3 のいずれか一項に記載のスイッチング電源装置。

7. 半導体装置に給電するよう構成したことを特徴とした請求項 1 乃至 3 のいずれか一項に記載のスイッチング電源装置。

8. 入力側が直列に接続されて出力側が並列に接続され、複数のスイッチング手段と変圧手段と整流手段とによりそれぞれが構成されて单一出力直流電圧を出力する複数のコンバータ、を有するスイッチング電源装置において、

前記单一出力直流電圧と基準電圧とを比較して第 1 の誤差信号を形成し、増幅するステップと、

前記複数のコンバータにおける前記整流手段から出力される電流を演算して单一出力電流信号を形成するステップと、

前記单一出力電流信号と増幅された前記第 1 の誤差信号とを比較して第 2 の誤差信号を形成し、増幅するステップと、

増幅された前記第 2 の誤差信号を基に PWM 信号を形成し、前記複数のスイッチング手段のそれぞれを PWM 制御するステップと、

を有することを特徴とするスイッチング電源装置の制御方法。

9. スイッチング手段のそれぞれを PWM 制御するステップにおいて、三角波発生器が基準三角波を出力し、コンパレータが前記基準三角波と増幅された第 2 の誤差信号とを比較し、分配器が前記コンパレータの比較結果に基づき PWM 信号を形成し、

対応するスイッチング手段を PWM 制御する請求項 8 に記載のスイッチング電源装置の制御方法。

10. Q 個のコンバータのそれぞれが入力端子間に直列接続された複数のコンデンサを有し、それぞれの前記コンデンサが異なるスイッチング手段に接続されたスイッチング電源装置において、Q 個の PWM 信号発生器の三角波発生器が互いに π/Q の位相差を有する基準三角波を出力し、前記基準三角波を用いて PWM 信号を形成し、各コンバータに対してスイッチングのタイミングを変化させる請求項 8 に記載のスイッチング電源装置の制御方法。

11. 入力側が直列に接続されて出力側が並列に接続され、複数のスイッチング手段と変圧手段と整流手段とによりそれが構成されて单一出力直流電圧を出力する複数のコンバータ、

前記コンバータから出力された单一出力直流電圧と基準電圧とを比較して第 1 の誤差信号を形成し、増幅する第 1 の誤差増幅器、

前記複数のコンバータのいずれか一つのコンバータにおける前記整流手段から出力される電流信号と前記第 1 の誤差増幅器の出力とを比較して第 2 の誤差信号を形成し、増幅する第 2 の誤差増幅器、及び

前記第 2 の誤差増幅器の出力信号を基に PWM 信号を形成し、前記複数のスイッチング手段のそれを PWM 制御する複数の PWM 信号発生器、

を有することを特徴とするスイッチング電源装置。

要約書

本発明のスイッチング電源装置及びその制御方法においては、第1の誤差増幅器が複数のコンバータの出力電圧と基準電圧とを比較して第1の誤差信号を形成し、演算器が複数のコンバータにおける整流手段から出力される電流を加算して单一出力信号を形成し、第2の誤差増幅器が单一出力信号と第1の誤差増幅器の出力とを比較して第2の誤差信号を形成し、そしてPWM信号発生器が第2の誤差増幅器の出力信号を基にPWM信号を形成して、複数のスイッチング素子のそれぞれをPWM制御している。